

RISC-Vへの取り組み

RISC-V TECHNOLOGICAL INITIATIVES
WITHIN RENESAS ELECTRONICS

2022.11.18

江藤公治

MCU製品開発統括部 IoT・インフラ事業本部
ルネサス エレクトロニクス株式会社

RISC-V ANNOUNCEMENT

2022.
9.8.

RISC-Vコアを搭載した、モータ制御用32ビットASSPを発売

2022.
3.1.

世界に先駆けて、64ビットRISC-V CPUコア搭載の汎用MPU「RZ/Five」を発表

2021.
4.1.

ルネサスとSiFive、車載用次世代ハイエンドRISC-Vソリューションの共同開発で提携

2020.
10.1.

ルネサス初のRISC-V搭載ASSPの開発に向けて、アンデス社のRISC-V 32ビットCPUコアを採用

CPU CORE SELECTION

Option 1: Open Source



使う

Option 2: Commercial



For early adaptation



買う

Option 3: Internal Development  Continue to Investigate



創る

Option 4: Collaboration Platform



一緒に
創る

達成したこと・これからの取り組み

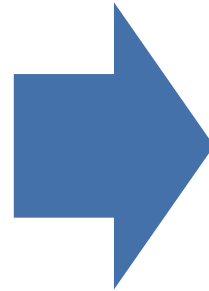
RENESASとRISC-Vのこれから

- オープンアーキテクチャを採用した製品はまだまだ少ない
- RISC-VのアーリーアダプタとしてQ4に最初のASSPのサンプル提供を開始
- RISC-Vの更なる拡大には成長を続けているエコシステムへの適合が不可欠

MCUのNo1サプライヤとして、
RISC-Vに関するエキサイティングなニュースを発信していきます！

© 2022 Renesas Electronics Corporation. All rights reserved.

Page 4



**MCU & MPU
量産開始！**

RISC-V への取り組み@RISC-V Days Tokyo 2021 Autumn

引き続き…

RISC-Vに関するエキサイティングなニュースを発信し続けていきます！

BACK UP

関連URL

製品紹介

- [R9A02G020 - RISC-Vベースのモータ制御用ASSP EASY MCU | Renesas](#)
- [RZ/Five - 1.0GHz RISC-V CPUコア\(Andes AX45MP Single\)、ギガビットイーサネット2chなどを搭載の汎用マイクロプロセッサ | Renesas](#)

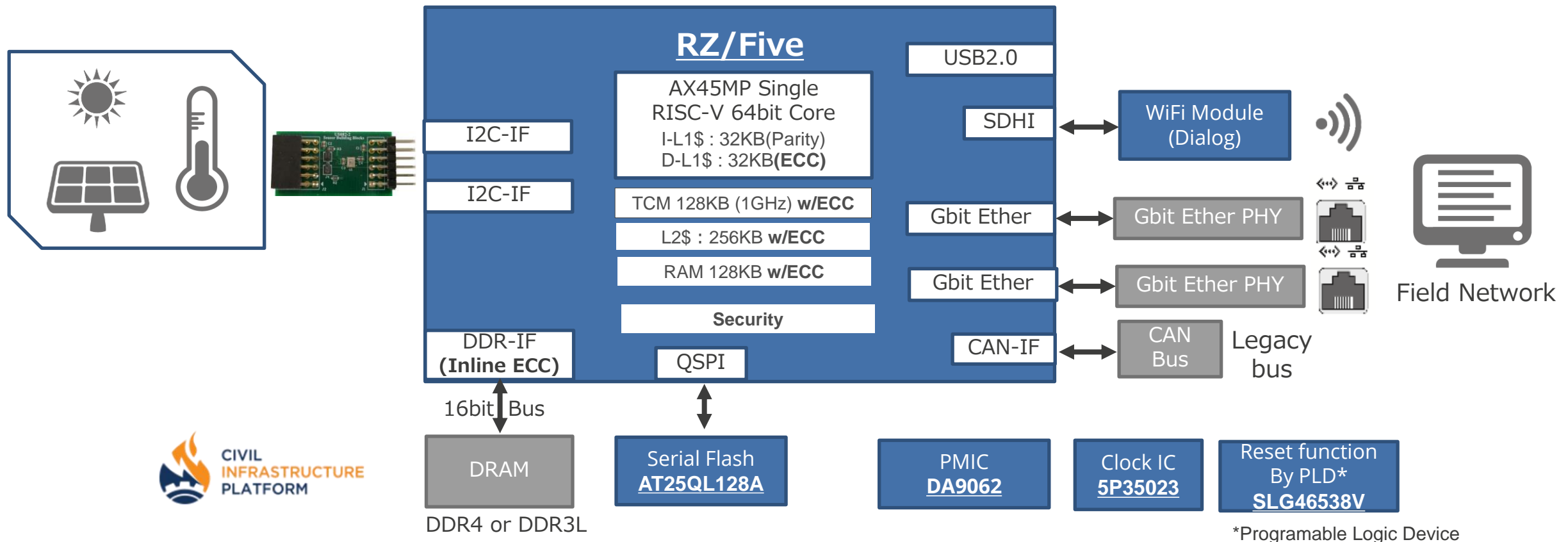
プレスリリース

- [ルネサス初のRISC-V搭載ASSPの開発に向けて、アンデス社のRISC-V 32ビットCPUコアを採用 | Renesas](#)
- [世界に先駆けて、64ビットRISC-V CPUコア搭載の汎用MPU「RZ/Five」を発表 | Renesas](#)
- [RISC-Vコアを搭載した、モータ制御用32ビットASSPを発売 | Renesas](#)

Application-optimized peripherals for IoT Edge

SUPPORTS 64-BIT CPU, PERIPHERALS, ECC, SECURITY, AND INDUSTRIAL GRADE CIP LINUX

- RZ/Five is suitable for IoT edge such as solar inverters that collect data from various sensors and communicate with servers and clouds via networks, and gateways for home security.



三相モータ制御ソリューション

