

RISC-V開発を支えるデバッグ環境： 実機開発に必要なツールと現場課題

株式会社DTSインサイト
事業本部 プロダクト事業部
開発部 開発一課
浅田 哲生

会社概要

商号	株式会社DTSインサイト (英文名: DTS INSIGHT CORPORATION)
設立	2001年6月
創立	1972年3月
資本金	2億円
従業員数	366名 (2025年4月1日現在)
役員	代表取締役社長 浅見 伊佐夫 代表取締役常務 鴨林 英雄 取締役 貞広 隆行 取締役 實原 克哉 取締役 丹下 博之 監査役 柴田 真孝
執行役員	竹島 正博
拠点	東京、名古屋、大阪、福岡
関連会社	株式会社DTS他、DTSグループ各社
売上高	80億7,700万円 (2025年3月実績)

沿革

1972年	株式会社データ通信システム設立、デジタルコンピュータ株式会社設立
1980年	アートシステム株式会社設立
1990年	「デジタルコンピュータ株式会社」から「横河デジタルコンピュータ株式会社」に社名変更
2003年	「株式会社データ通信システム」から「株式会社DTS」に社名変更
2014年	横河デジタルコンピュータ株式会社が株式会社DTSの子会社に アートシステム株式会社が株式会社DTSの子会社に
2015年	アートシステム株式会社が株式会社DTSの組込み関連事業の一部を 承継
2017年	横河デジタルコンピュータ株式会社とアートシステム株式会社の 両社が合併し、株式会社DTSインサイトを設立

- ◆ 本社 (初台)
- ◆ 中部支店 (名古屋)
- ◆ 大阪オフィス (江坂)
- ◆ 九州オフィス (博多)



開発現場から生産ラインまで組込み開発トータルサポート

車載組込み開発支援ツールから、開発プロセス管理ツール、車載機器計測評価支援ツール、製造ラインROMライタなど多岐にわたり、ツールを提供しており、国内大手OEM様、Tier1サプライヤ様はじめとした多くのお客様へ、長年にわたり弊社製品をご使用いただいております。

また、ADAS、カーナビ、MaaSをはじめとした、様々な車載システムの開発を請け負い開発力を提供しております。

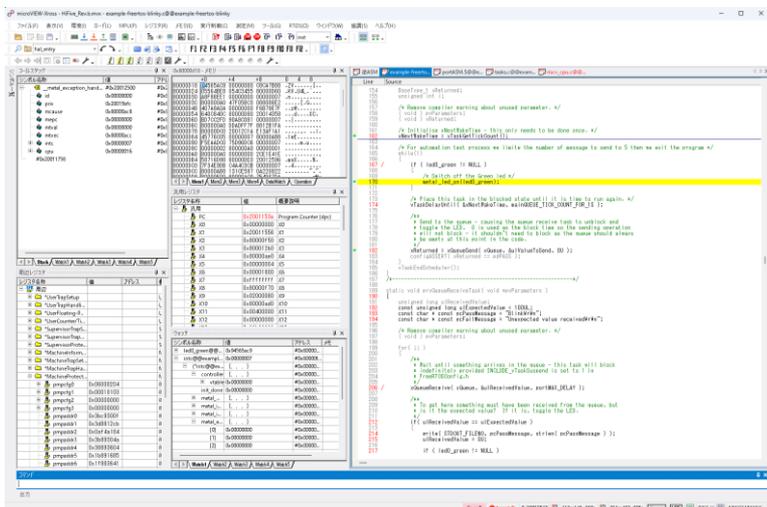
プロダクト事業



受託エンジニアリング事業

車載機器	走行安全	ナビゲーション	ECU	メータパネル
	歩行者衝突検知 ゲートウェイ	カーナビ オーディオ	ECU通信制御 EVバッテリー	速度/燃料ゲージ LED/LCD制御
FA産業機器	PLC	NC機器	ペンダント機器	生産管理
	プラットフォーム ドライバ開発 ゲートウェイ	プラットフォーム 開発 ゲートウェイ	プラットフォーム 互換アプリ開発	生産機器稼働 監視システム
医療機器	医療情報 データ交換	生体情報 システム	医療機器	ヘルスケア
	HL7/DICOM/ MFER通信 HIS連携	診断情報管理 システム	脳波計 心電計 血液検査装置 血圧計	見守りサービス

RISC-V対応JTAGデバッガ



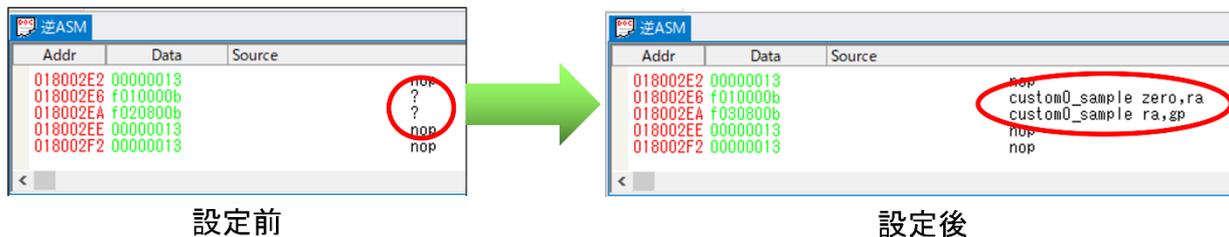
【基本機能】

- 実行制御
 - プログラムの実行開始 / 停止 (Go / Finish)
 - ステップ実行 (line, inst)
 - ブ레이크設定
- メモリ参照、レジスタ参照
 - メモリ編集ウィンドウ
 - ウォッチウィンドウ
 - コールスタック表示
 - ターゲットボード上のメモリ参照 / 書き換え
 - レジスタ参照
- プログラムのダウンロード / アップロード
 - ユーザーシステム
 - フラッシュメモリ
- コマンド / マクロ
- Python連携



RISC-Vデバッグ

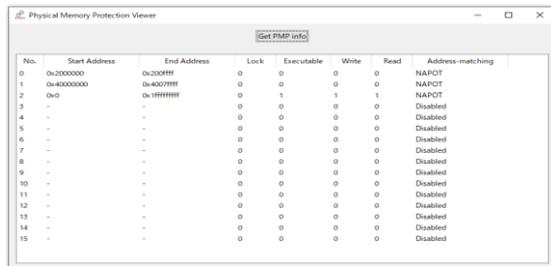
- カスタム命令の表示、編集対応



The image shows two side-by-side screenshots of the RISC-V ASM debugger window, connected by a green arrow pointing from left to right. The left window, labeled '設定前' (Before Setting), shows a table with columns 'Addr', 'Data', and 'Source'. The 'Source' column contains 'nop', '?', '?', 'nop', and 'nop' for addresses 018002E2 through 018002F2. A red circle highlights the '?' entries. The right window, labeled '設定後' (After Setting), shows the same table but with the 'Source' column containing 'custom0_sample zero,ra', 'custom0_sample ra,gp', and 'nop' for the corresponding addresses. A red circle highlights these custom instructions.

Addr	Data	Source
018002E2	00000013	nop
018002E6	f010000b	?
018002EA	f020800b	?
018002EE	00000013	nop
018002F2	00000013	nop

- PMP(Physical Memory Protection) Viewer



The screenshot shows the 'Physical Memory Protection Viewer' window. It has a 'Get PMP info' button and a table with the following columns: No., Start Address, End Address, Lock, Executable, Write, Read, and Address-matching.

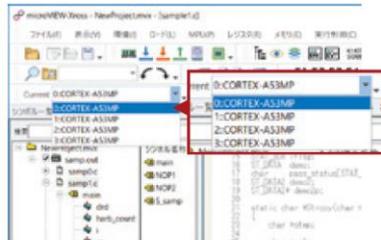
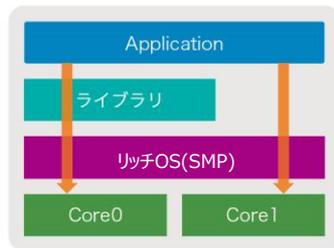
No.	Start Address	End Address	Lock	Executable	Write	Read	Address-matching
0	0x2000000	0x2000000	0	0	0	0	NAPOT
1	0x40000000	0x40000000	0	0	0	0	NAPOT
2	0x0	0x1FFFFFFF	0	1	1	1	NAPOT
3	-	-	0	0	0	0	Disabled
4	-	-	0	0	0	0	Disabled
5	-	-	0	0	0	0	Disabled
6	-	-	0	0	0	0	Disabled
7	-	-	0	0	0	0	Disabled
8	-	-	0	0	0	0	Disabled
9	-	-	0	0	0	0	Disabled
10	-	-	0	0	0	0	Disabled
11	-	-	0	0	0	0	Disabled
12	-	-	0	0	0	0	Disabled
13	-	-	0	0	0	0	Disabled
14	-	-	0	0	0	0	Disabled
15	-	-	0	0	0	0	Disabled

マルチコアデバッグ

SMPデバッグ

□ 複数のコアが、同じアプリを動かす場合

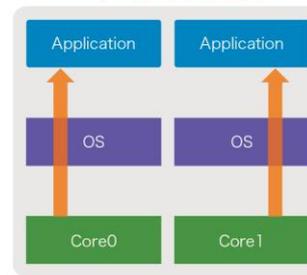
切り替わったコアに自動追従 1画面で表示、デバッグ可能



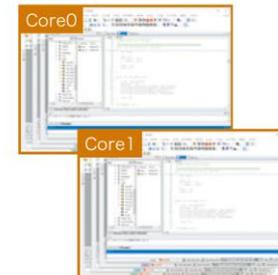
AMPデバッグ

□ コアが、それぞれ別のアプリを動かす場合

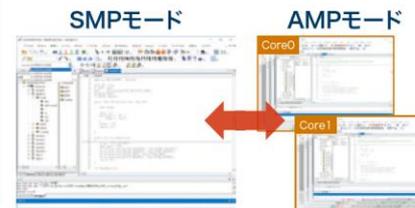
コア毎に実行制御



コア毎にデバッガを起動

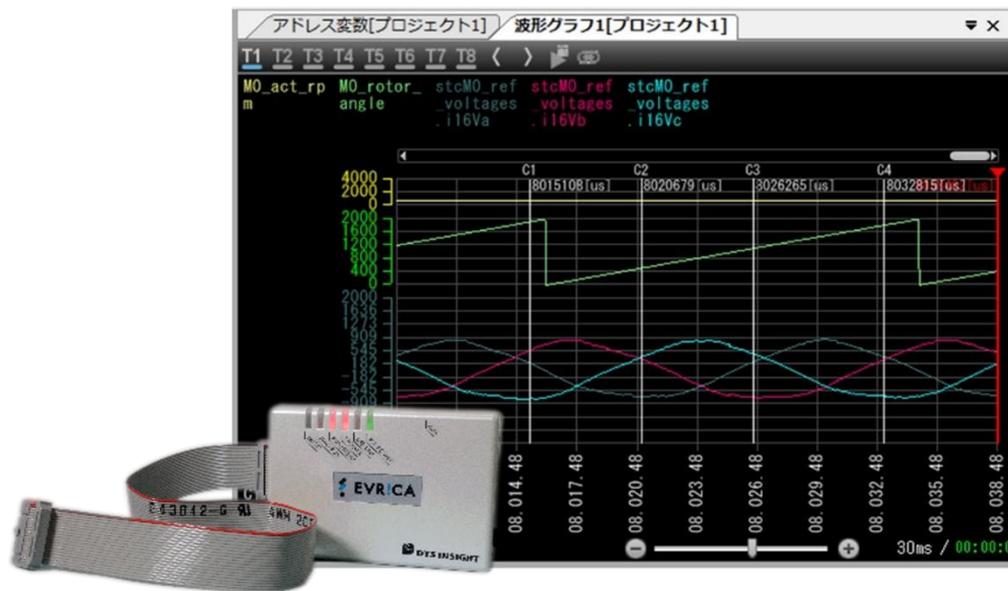


SMP + AMPデバッグ



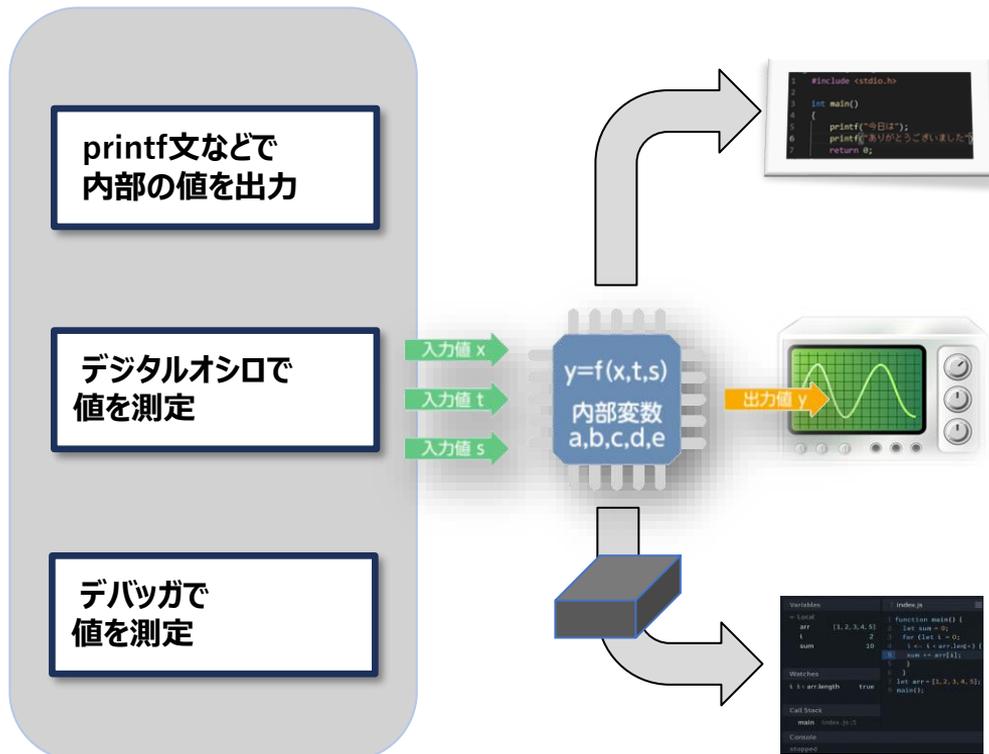
システムを止めずに、挙動を“丸ごと”可視化！

RISC-Vコアが持つ標準デバッグ機能を活用し、プログラムの実行を妨げずに、RAM上の変数やタスクの状態をPC上にリアルタイムで可視化します。システムの「今、その瞬間」の振る舞いを直感的に捉えるツールです。



システムを止めずに、変数の動きを「診る」

従来の方法



課題

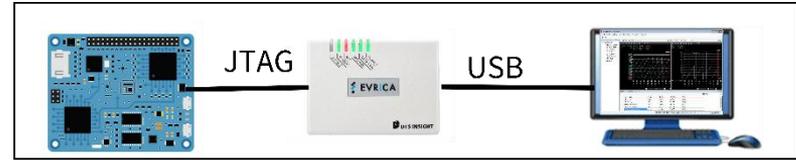
- ・ソフトウェアの変更(printf追加)が必要
- ・変更の度にビルド/書き込みが必要
- ・測定速度が遅い
- ・ソフトウェアの挙動が変わる場合がある

- ・測定プローブの接続が面倒
- ・GPIOポート出力等の外部回路が必要
- ・操作が難しい
- ・長時間記録ができない
- ・測定点数が少ない

- ・プログラムを停止する必要あり
- ・トレース機能でプログラムを止めずに測定可能だが記録できるデータ量や測定点数が少ない

EVRICAが実現するシステム検証の効率化

- 簡単に計測
Debug I/Fに接続するだけでコード変更不要
- システムの挙動に影響を与えない
printデバッグのためのコードの追加、それに伴うタイミングへの影響を排除
- 高速動作
最速6.5us/1点の高速サンプリング
- 多点・長時間の記録
最大1024点まで計測可能
データはPCに保存するため長時間記録可能



解析機能とRTOS対応

- トリガ機能

特定の条件で記録を制御

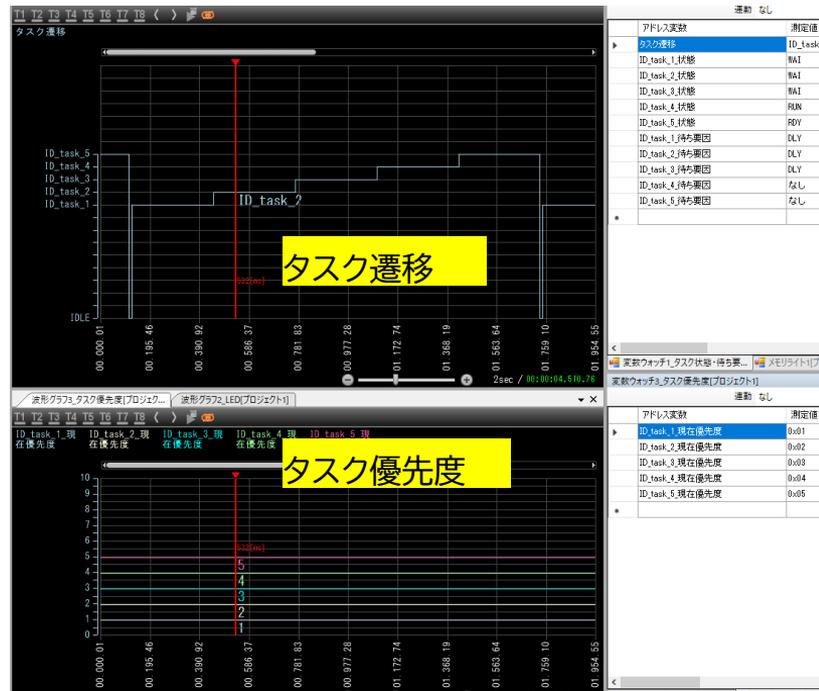
外部へパルス出力を行い測定器などと連携

- メモリライト機能

メモリ書き換えを行い動作検証

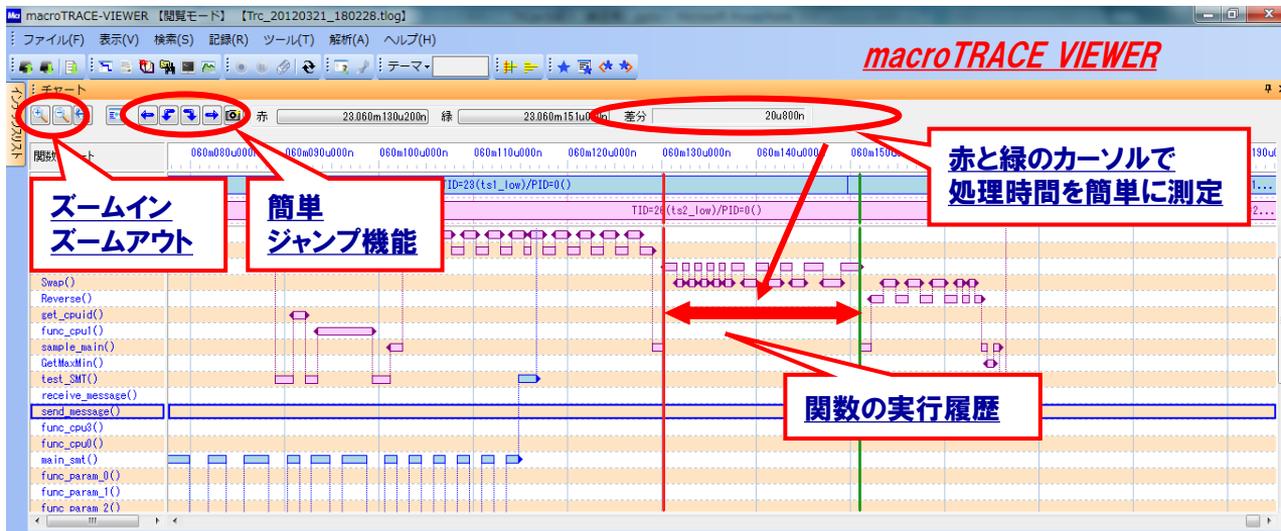
- OS挙動解析支援

タスク遷移、タスク優先度を同時にチェック



システムの挙動を可視化

- 関数/タスク/割り込みの実行履歴、占有時間が見える
- 実行履歴とprint文が同一時間軸で見える

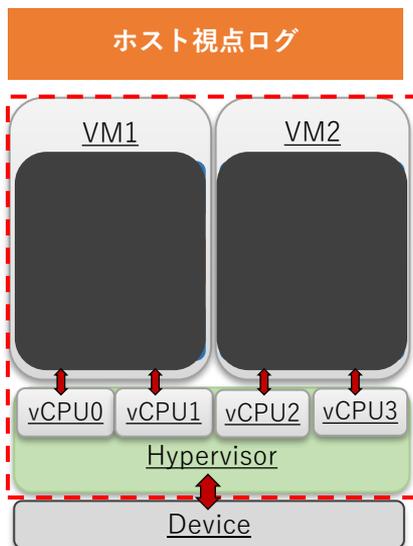
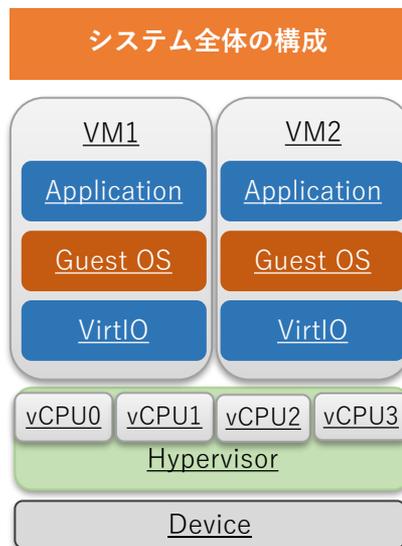


ハイパーバイザ環境でのホストとゲストVMのトレースログデータの解析お困り事

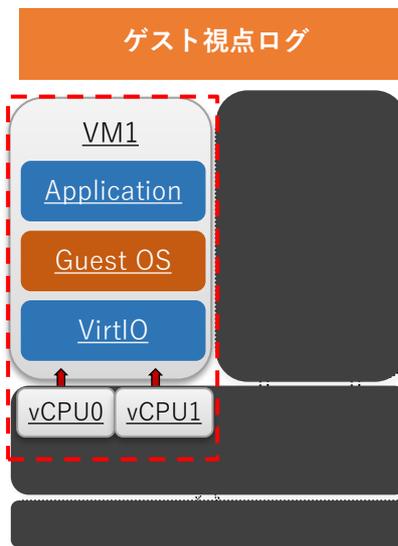
ホストもゲストも基本的にブラックボックス

⇒システムの全体像を『**正確に把握する**』事が難しくなっている

ログの観測範囲



VMの稼働状況が見える
悩み：VMの内部動作が見えない

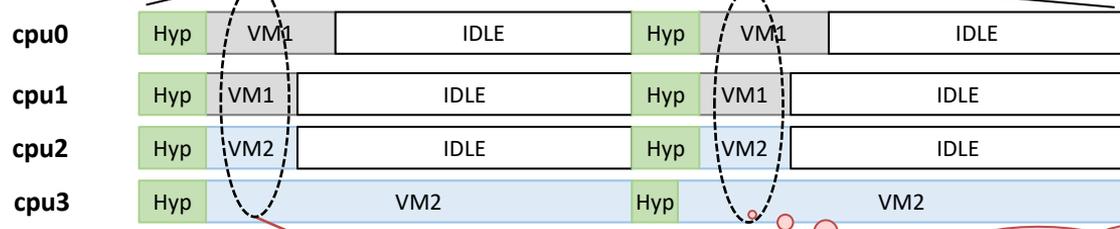
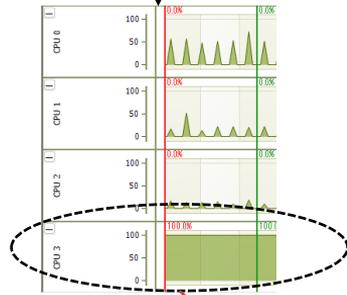
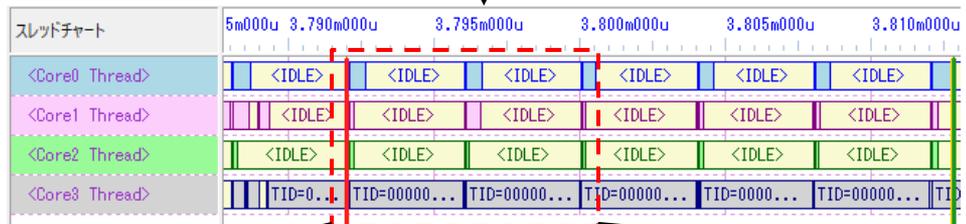


自身の内部動作が見える
悩み：外部の干渉が見えない

ホストログから分析する場合

VMは本当にリソースアクセスしているのか？
 ホストログから競合が原因であると言いきれない。
 ⇒VM内部の動作を知りたい
 (ゲストログの分析は不可欠)

Hypervisor
トレースログ



【CPU使用率】
 ・cpu3(VM2)が支配的

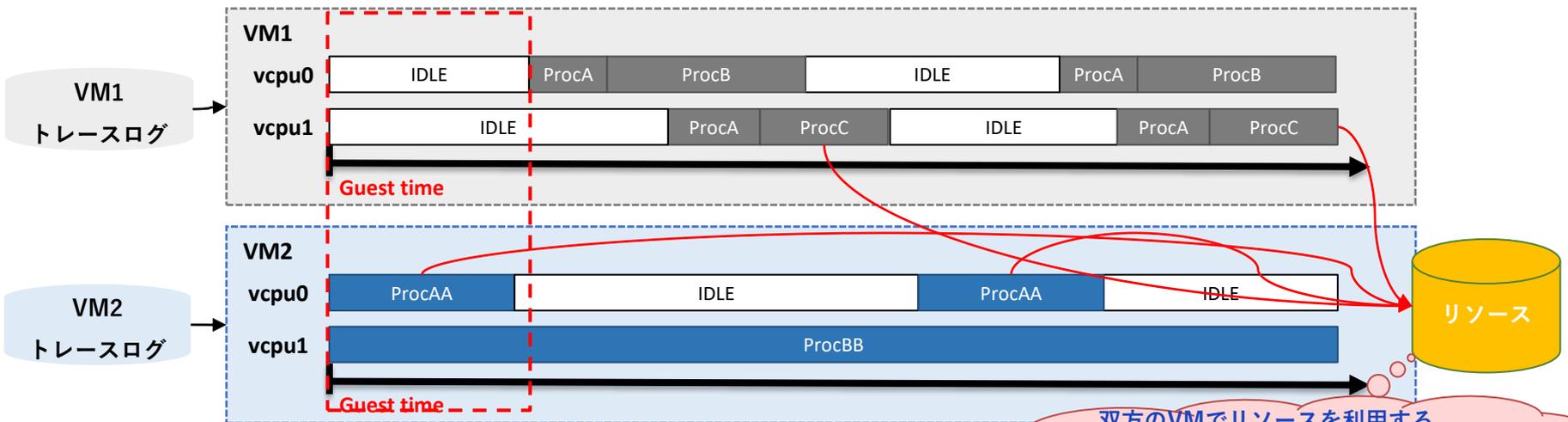
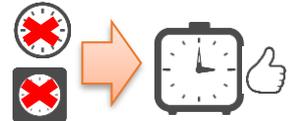
Host Time

【スレッドチャート】
 問題発生タイミングで
 複数VMが並列稼働

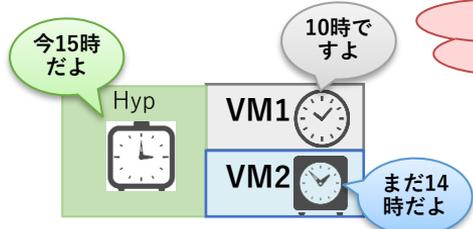
VMの稼働が高いのは読み取れる
 でもそれ以上の事がわからない

ゲストログから分析する場合

VM間の時間的競合を見極める事が出来ない
⇒ 同じ時間軸でログを見たい

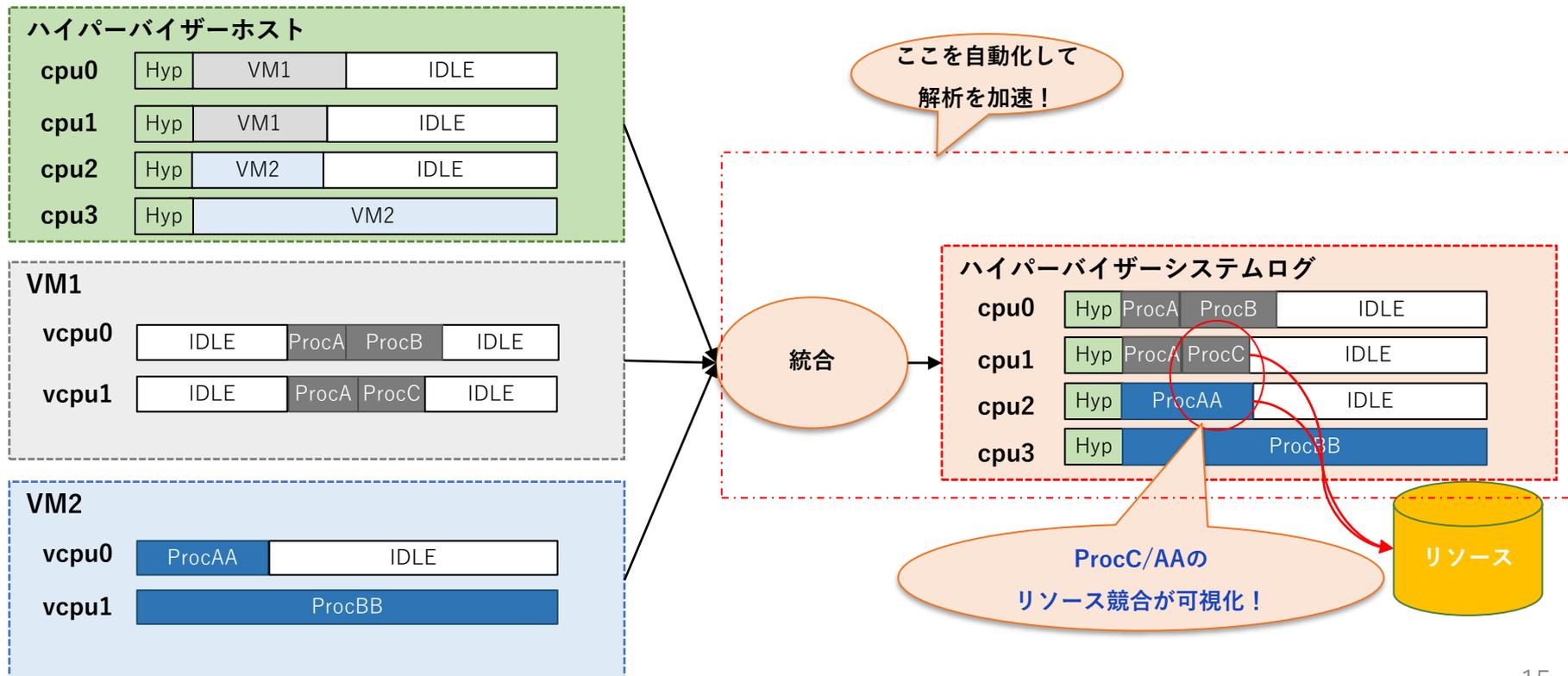


Hostログ上の負荷集中タイミングが
VMログから観測できない
理由：ログ分析に使用する時計がVM毎に違う



双方のVMでリソースを利用する
プロセスの存在と名称がわかる
一方で、VM1とVM2の時間軸がバラバラ

ハイパーバイザ環境のログを一つにまとめて一枚絵で可視化するツール『TRQer』を提供





様々システム構成のシステムをStop&Goデバッグ



リアルタイム制御システムなど止められないシステムをコード変更なしでモニタリング



システムの挙動を可視化

ハイパーバイザー環境のホスト、ゲストを同一時間軸で可視化

Our **insight**, your value

見えないものを“可視化”する お客様のニーズを“かたち”にする

