

塩谷 亮太（しおや りょうた）

■ 所属：

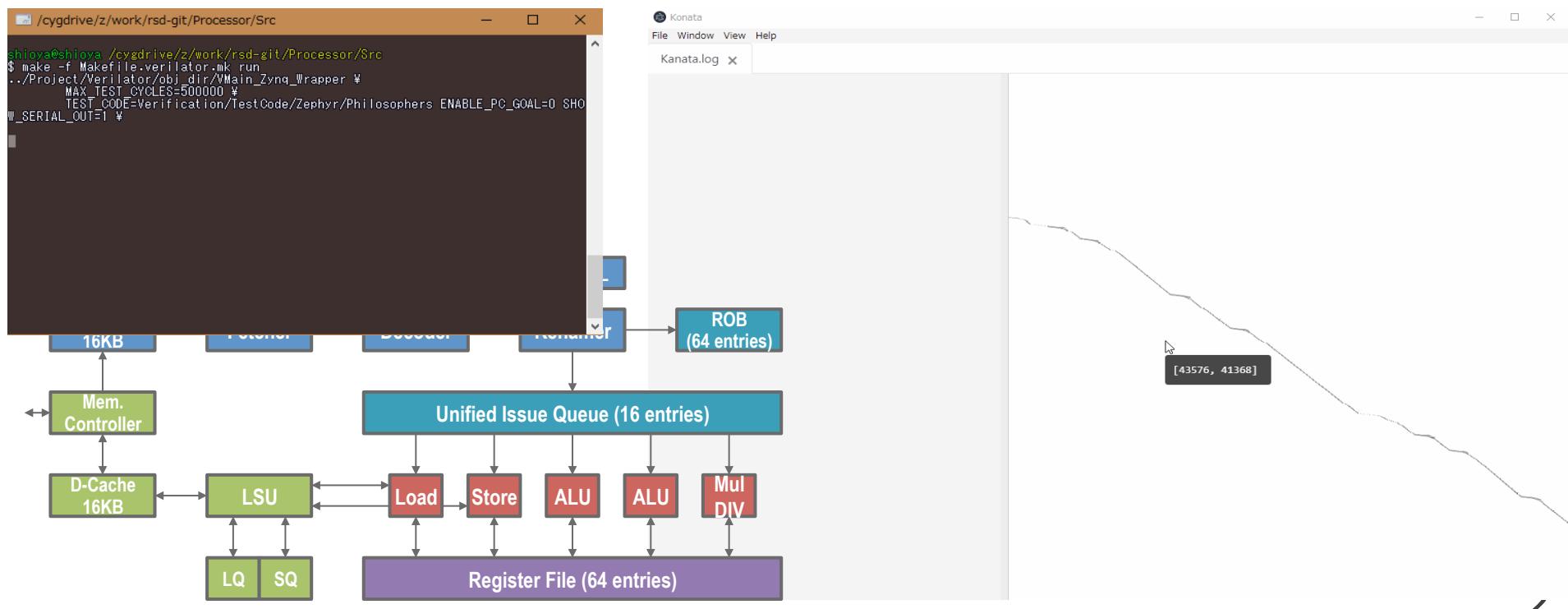
- ◊ 東京大学 情報理工学系研究科
創造情報学専攻 准教授

■ 研究分野：

- ◊ コンピュータ・アーキテクチャ
 - マイクロアーキテクチャ
 - プロセッサ/システム/回路のシミュレータや可視化
- ◊ システム・ソフトウェア
 - 言語処理系, オペレーティングシステム

塩谷の RISC-V に対する取り組み

- ◊ CPU シミュレータ「鬼斬」 <https://github.com/onikiri>
 - C++ で実装されたサイクル・アキュレートなシミュレータ
 - RV32G/RV64G をサポート, SPECCPU 2006/2017 の全バイナリが動作
- ◊ プロセッサ「RSD」（近日公開予定）
 - SystemVerilog で実装された OoO スーパスカラ・プロセッサ
 - RV32IM をサポート, Coremark や Zephyr OS のアプリが動作



Ryota Shioya

■ Affiliation

- ◊ Associate Professor
- ◊ Department of Creative Informatics,
Graduate School of Information Science and Technology,
The University of Tokyo

■ Research Interests

- ◊ Computer Architecture
 - Processor Microarchitecture
 - Processor/System/Circuit Simulator
- ◊ System Software
 - Language Environment, Operating System

Research Work Related to RISC-V

◊ Simulator Onikiri

- A cycle-accurate simulator implemented in C++
- Supports RV32G+RV64G / all programs in SPECCPU 2006/2017

◊ Processor RSD

- An OoO superscalar processor implemented in SystemVerilog
- Supports RV32IM / Zephyr OS applications

