



宗藤 誠治
IBM東京基礎研究所
Seiji Munetoh
IBM Research - Tokyo

RISC-Vを使った超小型エッジ・コンピューティングデバイスの研究開発に従事

2015年末から、最先端の半導体プロセスとRISC-Vを組み合わせた数百マイクロンサイズの極小SoCの研究開発を進めています。低消費電力、環境発電、無線通信技術を組み合わせて、安価かつ実用性のあるエッジ・コンピューティングが可能になると考えています。Chiselなど新しい半導体設計の手法にも興味があります。

Research and development of ultra-compact edge computing device using RISC-V

We have been working on ultra-compact SoC, hundreds of microns scale, development using advanced technology node and RISC-V from 2015. Realization of affordable and practical-performance edge-computing solution by combining low power device, energy harvesting, and wireless communication. I'm also interested in new semiconductor design methodologies, such as Chisel.

RISC-V Day Tokyo / Sept. 30, 2019 / © 2019 IBM Corporation

